

تقنية التحكم المبرمج

PLC

الوحدة الثانية

الدوائر المنطقية

مخطّط الوحدة

- مقدمة
- البوابة المنطقية
- البوابات الأساسية
- البوابات الأخرى
- تجميع البوابات









يتكون جهاز التحكم المبرمج من مجموعة كبيرة من الدوائر الإلكترونية موصلة مع بعضها في مجموعات تسمى **الدوائر المنطقية**.

تقوم هذه الدوائر بكافة العمليات الحسابية والمنطقية وكذلك عمليات تخزين و نقل و مسح المعلومات داخل جهاز التحكم.

و تستعمل هذه الدوائر **النظام الثنائي** أي أن جميع عناصرها يمكن أن يكون لها حالتين تشغيل فقط :

حالة **عدم التشغيل** أو الحالة المنطقية **0** و حالة **التشغيل** أو الحالة المنطقية **1**

أمثلة لمتغيرات ثنائية الحالة

مروحة	لمبة	مفتاح	 
			عدم تشغيل 0
			تشغيل 1

2- البوابة المنطقية

1.2- تعريف

البوابة المنطقية هي دائرة كهربائية لها دخول أو أكثر و خروج واحد و تستخدم النظام الثنائي أي أن قيمة عناصر الدخل و الخرج يمكن أن تكون 0 أو 1 لا غير.

2.2- تمثيل البوابة

تمثل البوابة المنطقية بالرموز أو المعادلة المنطقية أو بجدول الحقيقة أو بدائرة كهربائية.

2- البوابة المنطقية

جدول الحقيقة

$$n=3 \Rightarrow 2^3=8$$

$$n=2 \Rightarrow 2^2=4$$

$$n=1 \Rightarrow 2^1=2$$

9

9

9

يتكون جدول الحقيقة من عدد n عمود و عدد 2^n صف مع n هو عدد متغيرات الدخل للبوابة. و يضاف للجدول عمود خاص بالخرج.

1	0	0
1	0	1
1	1	0
1	1	1

8 صفوف

يتكون جدول الحقيقة من عدد n عمود و عدد 2^n صف مع n هو عدد متغيرات الدخل للبوابة. و يضاف للجدول عمود خاص بالخرج.


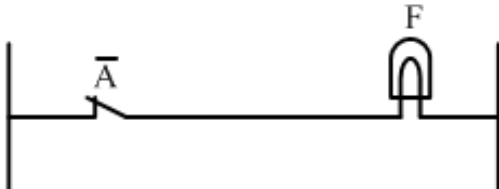
3- البوابات الأساسية

بوابة "و" AND Gate																
جدول الحقيقة	الرموز															
<table border="1"> <thead> <tr> <th>A</th> <th>B</th> <th>F</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>0</td> </tr> <tr> <td>0</td> <td>1</td> <td>0</td> </tr> <tr> <td>1</td> <td>0</td> <td>0</td> </tr> <tr> <td>1</td> <td>1</td> <td>1</td> </tr> </tbody> </table>	A	B	F	0	0	0	0	1	0	1	0	0	1	1	1	
A	B	F														
0	0	0														
0	1	0														
1	0	0														
1	1	1														
المعادلة المنطقية	الدائرة الكهربائية															
$F = A \cdot B$																

3- البوابات الأساسية

بوابة "أو" OR Gate																
جدول الحقيقة	الرموز															
<table border="1"> <thead> <tr> <th>A</th> <th>B</th> <th>F</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>0</td> </tr> <tr> <td>0</td> <td>1</td> <td>1</td> </tr> <tr> <td>1</td> <td>0</td> <td>1</td> </tr> <tr> <td>1</td> <td>1</td> <td>1</td> </tr> </tbody> </table>	A	B	F	0	0	0	0	1	1	1	0	1	1	1	1	
A	B	F														
0	0	0														
0	1	1														
1	0	1														
1	1	1														
المعادلة المنطقية	الدائرة الكهربائية															
$F = A + B$																

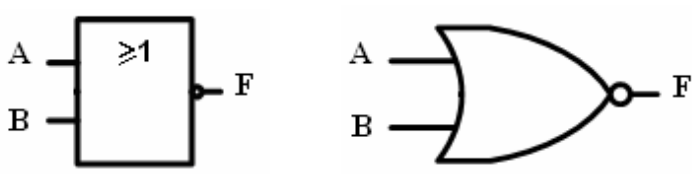
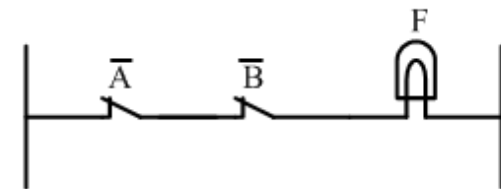
3- البوابات الأساسية

بوابة النفي NOT Gate							
جدول الحقيقة	الرموز						
<table border="1"> <thead> <tr> <th>A</th> <th>F</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>1</td> </tr> <tr> <td>1</td> <td>0</td> </tr> </tbody> </table>	A	F	0	1	1	0	
A	F						
0	1						
1	0						
المعادلة المنطقية	الدائرة الكهربائية						
$F = \bar{A}$							

4- البوابات الأخرى

بوابة نفي "و" NAND Gate																
جدول الحقيقة	الرموز															
<table border="1"> <thead> <tr> <th>A</th> <th>B</th> <th>F</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>1</td> </tr> <tr> <td>0</td> <td>1</td> <td>1</td> </tr> <tr> <td>1</td> <td>0</td> <td>1</td> </tr> <tr> <td>1</td> <td>1</td> <td>0</td> </tr> </tbody> </table>	A	B	F	0	0	1	0	1	1	1	0	1	1	1	0	
A	B	F														
0	0	1														
0	1	1														
1	0	1														
1	1	0														
المعادلة المنطقية	الدائرة الكهربائية															
$F = \overline{A \cdot B}$																

4- البوابات الأخرى

جدول الحقيقة		الرموز														
<table border="1"> <thead> <tr> <th>A</th> <th>B</th> <th>F</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>1</td> </tr> <tr> <td>0</td> <td>1</td> <td>0</td> </tr> <tr> <td>1</td> <td>0</td> <td>0</td> </tr> <tr> <td>1</td> <td>1</td> <td>0</td> </tr> </tbody> </table>	A	B	F	0	0	1	0	1	0	1	0	0	1	1	0	
A	B	F														
0	0	1														
0	1	0														
1	0	0														
1	1	0														
المعادلة المنطقية	الدائرة الكهربائية															
$F = \overline{A+B}$																

4- البوابات الأخرى

بوابة عدم التطابق XOR Gate																	
جدول الحقيقة		الرموز															
<table border="1"> <thead> <tr> <th>A</th> <th>B</th> <th>F</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>0</td> </tr> <tr> <td>0</td> <td>1</td> <td>1</td> </tr> <tr> <td>1</td> <td>0</td> <td>1</td> </tr> <tr> <td>1</td> <td>1</td> <td>0</td> </tr> </tbody> </table>	A	B	F	0	0	0	0	1	1	1	0	1	1	1	0		
A	B	F															
0	0	0															
0	1	1															
1	0	1															
1	1	0															
المعادلة المنطقية		الدائرة الكهربائية															
$F = A \oplus B = \dots\dots\dots$																	

4- البوابات الأخرى

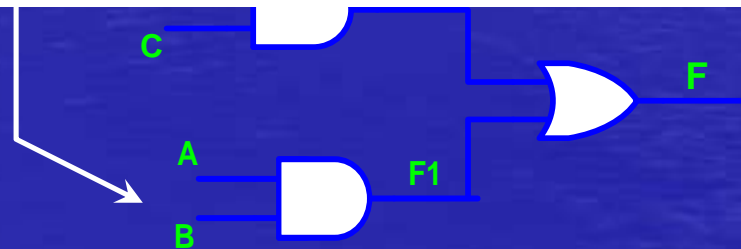
بوابة التطابق XNOR Gate																	
جدول الحقيقة		الرموز															
<table border="1"> <thead> <tr> <th>A</th> <th>B</th> <th>F</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>1</td> </tr> <tr> <td>0</td> <td>1</td> <td>0</td> </tr> <tr> <td>1</td> <td>0</td> <td>0</td> </tr> <tr> <td>1</td> <td>1</td> <td>1</td> </tr> </tbody> </table>	A	B	F	0	0	1	0	1	0	1	0	0	1	1	1		
A	B	F															
0	0	1															
0	1	0															
1	0	0															
1	1	1															
المعادلة المنطقية		الدائرة الكهربائية															
$F = A \oplus B = \dots\dots\dots$																	

5- تجميع البوابات

مثال : حقق التعبير المنطقي التالي باستخدام البوابات المنطقية

$$F = A.B + B.C$$

معظم العمليات المنطقية لا يمكن تنفيذها ببوابة واحدة F_1 + F_2 إنما بمجموعة من البوابات التي يتم توصيلها على التوالي أو التوازي للحصول على الخرج المنطقي المطلوب.

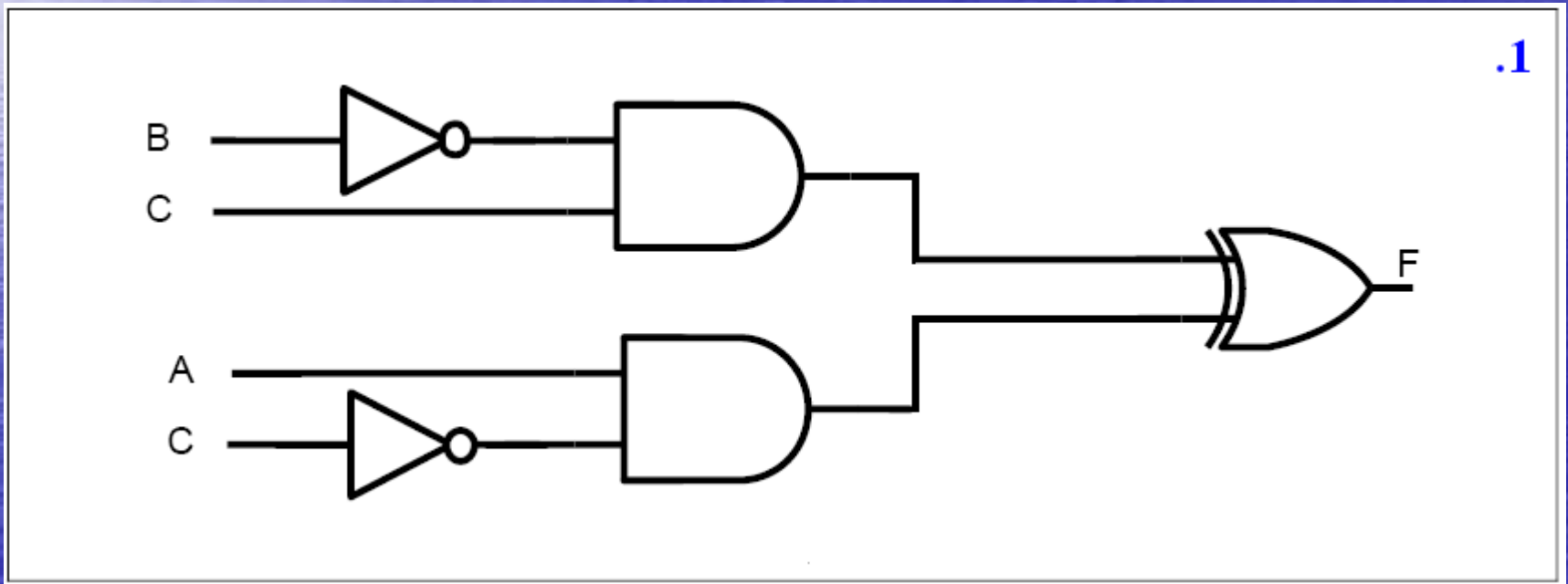


تمرين 1 : ارسم الدائرة المنطقية و جدول الحقيقة لكل من المعادلات الآتية :

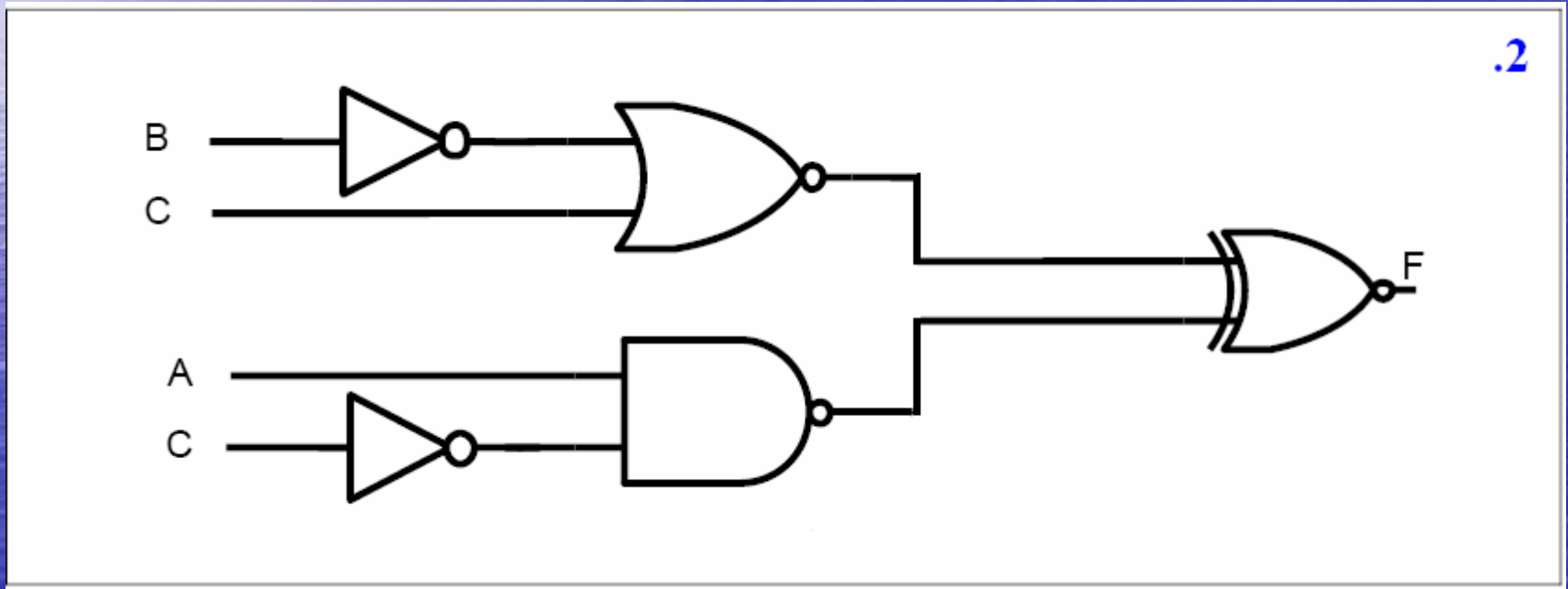
$$F = (A + \bar{B})(\bar{B} + \bar{C}) \quad .1$$

$$F = \bar{A}BC + A\bar{C} + \bar{B}C \quad .2$$

تمرين 2 : اكتب المعادلة المنطقية و ارسم جدول الحقيقة لكل من الدوائر الآتية :

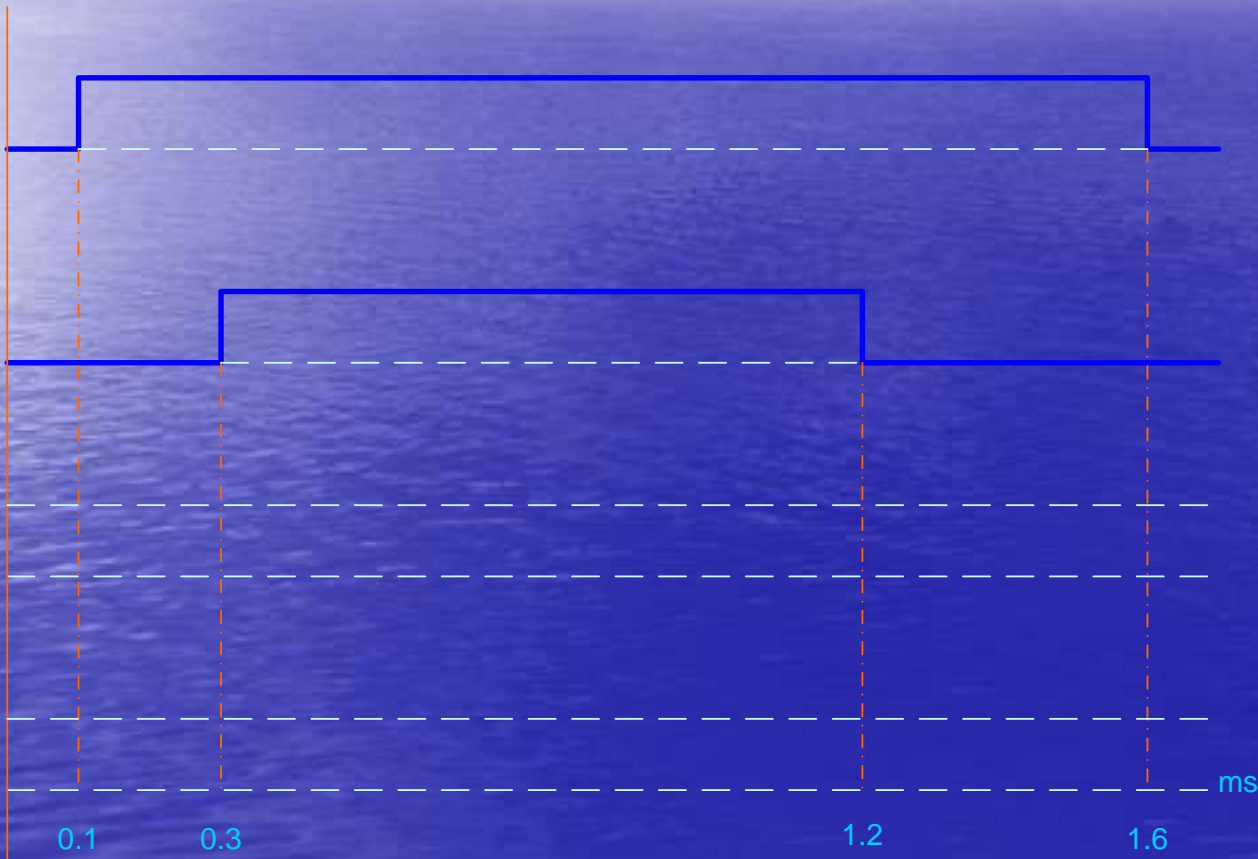


تمرين 2 : اكتب المعادلة المنطقية و ارسم جدول الحقيقة لكل من الدوائر الآتية :

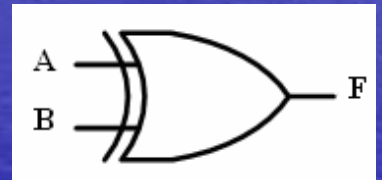


تمرين 3 :

- أ. ارسم شكل موجة الدخل والخرج لدائرة NAND ذات مدخلين إذا كان المدخل الأول عبارة عن نبضة موجبة تبدأ عند زمن يساوي 0.1 ms وتنتهي عند زمن 1.6 ms وكان المدخل الثاني عبارة عن نبضة موجبة تبدأ عند زمن 0.3 ms وتنتهي عند زمن 1.2 ms
- ب. كرر السؤال السابق إذا تم استبدال البوابة المستخدمة ببوابة XOR



XOR



A	B	F
0	0	0
0	1	1
1	0	1
1	1	0

تمرين 4

A	B	C	F
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

1. اكتب المعادلة المنطقية لحالة الخرج المبينة بجدول الحقيقة التالي :

2. ارسم الدائرة المنطقية المكافئة.

3. بين باستخدام جدول الحقيقة أن :

$$F = \overline{BC} + AB$$

4. أعد رسم الدائرة المنطقية.